


◀ About Espacenet Other EPO online services ▼

Search Result list  My patents list () Query history Settings Help

ES272331 (Y)

Bibliographic data

Description

Claims

Mosaics

Original document

Cited documents

Citing documents

INPADOC legal status

INPADOC patent family

Quick help +

- [What is meant by high quality text as facsimile?](#)
- [What does A1, A2, A3 and B stand for after a European publication number?](#)
- [What happens if I click on "In my patents list"?](#)
- [What happens if I click on the "Register" button?](#)
- [Why are some sidebar options deactivated for certain documents?](#)
- [How can I bookmark this page?](#)
- [Why does a list of documents with the heading "Also published as" sometimes appear, and what are these documents?](#)
- [Why do I sometimes find the abstract of a corresponding document?](#)
- [What happens if I click on the red "patent translate" button?](#)
- [What is Global dossier?](#)

Bibliographic data: ES272331 (Y) — 1984-05-16

 In my patents list  EP Register  Report data error

 Print

APARATO PROTECTOR CONTRA SOBRETENSIONES EN CIRCUITOS DE SOLDADURA ELECTRICA.

Page bookmark [ES272331 \(Y\) - APARATO PROTECTOR CONTRA SOBRETENSIONES EN CIRCUITOS DE SOLDADURA ELECTRICA.](#)

Inventor(s):

Applicant(s): HERRERO PRIETO APOLINAR, ; MOLINS DE SAS CAMILO *

Classification: - international: **B23K11/24; B23K9/10;** (IPC1-7): B23K11/24; B23K9/10


- cooperative:

Application number: ES19830272331U 19830519

Priority number(s): ES19830272331U 19830519

Also published as:  [ES272331 \(U\)](#)

Abstract of ES272331 (U)

Translate this text into 

Select language



Aparato protector contra sobretensiones en circuitos de soldadura eléctrica, especialmente para la protección del usuario y en cuyos circuitos se utilizan, componentes electrónicos convenientemente interconectados, caracterizado por que está constituido por un tiristor de potencia que se sitúa en serie con el circuito de paso de tensión y corriente de soldadura, que es disparado o mantenido bloqueado según una muestra de resistencia eléctrica obtenida en las bornas de salida a través de una constitución serie de resistencias y diodos que producen unas caídas de tensión que son comparadas en un circuito integrado constituido por dos comparadores, una báscula y un generador lógico,; que realizara la comparación se produce o no la basculación y se genera el nivel lógico que ataca a la puerta origina su disparo o bloqueo de forma que la tensión en l bornas de soldadura no supera niveles perfectamente determinados; fuga de los instantes en que se realiza la soldadura.